

Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Беспалов Владимир Александрович

Должность: Ректор МИЭТ

Дата подписания: 01.09.2025 14:46:07

Уникальный программный ключ:

ef5a4fe6ed0ffdf3f1a49d6ad1b49464dc1bf7354f73216c8f8be4885b91600

Министерство науки и высшего образования Российской Федерации

Федеральное государственное автономное образовательное учреждение высшего образования

«Национальный исследовательский университет

«Московский институт электронной техники»



УТВЕРЖДАЮ

Проректор по учебной работе

И.Г. Игнатова

«21» ноября 2020 г.

М.П.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

«Микропроцессорные средства и системы»

Направление подготовки – 11.03.03 «Конструирование и технология электронных средств»

Направленность (профиль) – «Изделия микросистемной техники»

МОСКВА 2020 г.

1. ПЕРЕЧЕНЬ ПЛАНИРУЕМЫХ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ

Дисциплина участвует в формировании следующих компетенций образовательных программ:

Компетенция ПК-1 «Способен строить простейшие физические и математические модели схем, конструкций и технологических процессов электронных средств различного функционального назначения, а также использовать стандартные программные средства их компьютерного моделирования» сформулирована на основе профессионального стандарта 25.036 - Специалист по электронике бортовых комплексов управления

Обобщенная трудовая функция В. Создание электронных средств и электронных систем БКУ

Трудовая функция В/01.6 Проведение исследований электронных средств и электронных систем БКУ

Подкомпетенции, формируемые в дисциплине	Задачи профессиональной деятельности	Индикаторы достижения подкомпетенций
ПК-1.МПСиС Способен строить вычислительные структуры и моделировать их работу	Участие в планировании и проведении экспериментов по заданной методике, обработка результатов с применением современных информационных технологий и технических средств;	Знания: видов современных архитектур вычислительных систем. Умения: создавать аппаратные вычислительные структуры с применением языка описания аппаратуры Verilog HDL. Опыт: деятельности по моделированию работы вычислительных структур.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Дисциплина входит в часть, формируемую участниками образовательных отношений Блока 1 «Дисциплины (модули)» образовательной программы, является элективной.

Входные требования к дисциплине – необходимы компетенции в области информатики и дискретной математике.

3. ОБЪЕМ ДИСЦИПЛИНЫ И ВИДЫ УЧЕБНОЙ РАБОТЫ

Курс	Семестр	Общая трудоёмкость (ЗЕ)	Общая трудоёмкость (часы)	Контактная работа			Самостоятельная работа (часы)	Промежуточная аттестация
				Лекции (часы)	Лабораторные работы (часы)	Практические занятия (часы)		
3	5	4	144	32	32	-	80	ЗаО

4. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

№ и наименование модуля	Контактная работа			Самостоятельная работа	Формы текущего контроля
	Лекции (часы)	Лабораторные работы (часы)	Практические занятия (часы)		
Модуль 1 Функциональные модули процессора	8	8	-	17	Тестирование Устный опрос Защита лабораторной работы №1
Модуль 2 Архитектура и микроархитектура процессора	12	16	-	26	Тестирование Устный опрос Защита лабораторных работ №2-3 Проверка выполнения индивидуального задания
Модуль 3 Процессорные системы	10	8	-	22	Тестирование Устный опрос Защита лабораторной работы №4 Проверка выполнения индивидуального задания
Модуль 4 Примеры и оценка эффективности процессорных систем	2	-	-	15	Устный опрос Проверка выполнения индивидуального задания

4.1. Лекционные занятия

№ модуля дисциплины	№ лекции	Объем занятий (часы)	Краткое содержание
1	1	2	История развития процессорной техники, поэтапный обзор эволюции вычислительных систем. Концепция машины с хранимой в памяти программой и уровни абстракции вычислительной системы.
	2	2	Обобщенная структура процессора. Устройство и принцип работы программируемых логических интегральных схем. Основные синтаксические конструкции языка описания аппаратуры Verilog HDL.
	3	2	Основы цифровой арифметики, разработка цифрового сумматоров с последовательным, ускоренным и префиксным переносами. Два подхода к реализации арифметико-логических устройств.
	4	2	Строение стандартных ячеек памяти: защелки, триггеры, регистры. Построение адресуемых структур: регистровый файл, память. Конечные автоматы и некоторые распространенные примеры таких функциональных устройств. Разбор архитектуры и микроархитектуры примитивного программируемого устройства.
2	5	2	Понятие архитектуры системы команд. Особенности архитектуры RISC-V и её языка ассемблера. Базовый набор целочисленных команд RV32I и псевдоинструкции. Форматы кодирования инструкций и способы адресации операндов.
	6	2	Примеры трансляции основных синтаксических конструкций языков высокого уровня в язык ассемблера RISC-V: условные операторы, циклы, вызовы подпрограмм, передача сложных структур в качестве аргумента. Карта памяти.
	7	2	Синтез процессора с одноктактной микроархитектурой, поддерживающий набор инструкций RV32I. Анализ полученного решения и оценка эффективности.
	8	2	Синтез процессора с многотактной микроархитектурой, поддерживающий набор инструкций RV-32I. Классификация и способы построения устройств управления с жесткой структурой и микропрограммным управлением. Анализ полученного многотактного процессора, оценка его эффективности и сравнение с одноктактной реализацией.
	9	2	Синтез процессора с конвейерной микроархитектурой, поддерживающей набор инструкций RV32I. Анализ полученного решения, оценка эффективности и сравнение с одноктактной и многотактной реализациями.
	10	2	Виды и классификация архитектур по месту расположения операндов, сложности кодирования инструкций и способам реализации условных

№ модуля дисциплины	№ лекции	Объем занятий (часы)	Краткое содержание
			переходов. Классификация команд процессора по функциональному назначению и способам адресации операндов. Обзор коммерческих архитектур на примере x86 и ARM.
3	11	2	Прерывания и исключения в процессорных системах. Основные характеристики и способы реализации подсистем прерывания. Пример реализации подсистемы прерывания для одноктактного процессора с архитектурой RISC-V.
	12	2	Система памяти. Классификация, виды, используемые технологии построения и основные характеристики систем памяти. Иерархия памяти. Статические и динамические запоминающие устройства.
	13	2	Кэш-память. Классификация, виды, основные характеристики и способы построения кэш-памяти. Стратегии замены данных. Оценка эффективности использования кэш-памяти. Устройство управления памятью. Способы организации виртуальной памяти
	14	2	Организация обмена данными в процессорных системах. Интерфейсы передачи данных и шинный обмен. Способы организации арбитража и повышения эффективности шинного обмена.
	15	2	Способы построения и организации систем ввода-вывода с совместным и выделенным адресным пространством. Реализации подключения и опроса периферийных устройств. Процессоры и каналы ввода-вывода информации.
4	16	2	Примеры современных архитектур микроконтроллеров на примере PIC и ARM. Архитектура современных производительных систем общего назначения на примере x86

4.2. Практические занятия

Не предусмотрены

4.3. Лабораторные работы

№ модуля дисциплины	№ лабораторной работы	Объем занятий (часы)	Наименование работы
1	1	8	Знакомство с языком описания аппаратуры VerilogHDL. Разработка арифметико-логического устройства и моделирование его работы.
2	2	8	Реализация блоков регистрового файла и памяти данных, и

№ модуля	дисциплины	№ лабораторной работы	Объем занятий (часы)	Наименование работы
				моделирование их работы.
		3	8	Разработка тракта данных процессора и моделирование его работы.
3		4	8	Реализация подсистемы ввода вывода и написание программы по индивидуальному заданию.

4.4. Самостоятельная работа студентов

№ модуля	дисциплины	Объем занятий (часы)	Вид СРС
1		5	Самостоятельное изучение дополнительной литературы и ресурсов сети интернет по темам лекций
		4	Подготовка к тестированию
		4	Подготовка к опросу
		4	Подготовка к лабораторной работе №1
2		5	Самостоятельное изучение дополнительной литературы и ресурсов сети интернет по темам лекций
		4	Подготовка к тестированию
		4	Подготовка к опросу
		8	Подготовка к лабораторным работам №2-3
		5	Самостоятельное выполнение индивидуального задания
3		5	Самостоятельное изучение дополнительной литературы и ресурсов сети интернет по темам лекций
		4	Подготовка к тестированию
		4	Подготовка к опросу
		4	Подготовка к лабораторной работе №4
		5	Самостоятельное выполнение индивидуального задания
4		5	Самостоятельное изучение дополнительной литературы и ресурсов сети интернет по темам лекций
		4	Подготовка к опросу
		6	Самостоятельное выполнение индивидуального задания

4.5. Примерная тематика курсовых работ (проектов)

Не предусмотрены

5. ПЕРЕЧЕНЬ УЧЕБНО-МЕТОДИЧЕСКОГО ОБЕСПЕЧЕНИЯ ДЛЯ САМОСТОЯТЕЛЬНОЙ РАБОТЫ

Учебно-методическое обеспечение для самостоятельной работы студентов в составе УМК дисциплины (ОРИОКС// [URL:https://orioks.miet.ru/](https://orioks.miet.ru/))

✓ Методические указания для студентов по всему курсу

Модуль 1 «Функциональные модули процессора»:

- Материалы лекций
- Материалы для выполнения индивидуальных заданий
- Материалы для подготовки к тестированию

Модуль 2 «Архитектура и микроархитектура процессора»:

- Материалы для повторения лекций, выполнения индивидуальных заданий и подготовки к тестированию
- Материалы лекций
- Материалы для выполнения индивидуальных заданий
- Материалы для подготовки к тестированию

Модуль 3 «Процессорные системы»:

- Материалы лекций
- Материалы для выполнения индивидуальных заданий
- Материалы для подготовки к тестированию

Модуль 4 «Примеры и оценка эффективности процессорных систем»:

- Материалы лекций
- Материалы для выполнения индивидуальных заданий
- Материалы для подготовки к тестированию

6. ПЕРЕЧЕНЬ УЧЕБНОЙ ЛИТЕРАТУРЫ

Литература

1. Микропроцессорные средства и системы : Курс лекций / Д.Н. Беклемишев, А.Н. Орлов, А.Л. Переверзев [и др.]; Министерство образования и науки РФ, Национальный исследовательский университет "МИЭТ"; Под ред. Ю.В. Савченко. - М. : МИЭТ, 2013. - 288 с. - ISBN 978-5-7256-0723-9
2. Угрюмов Е.П. Цифровая схемотехника : Учеб. пособие / Е.П. Угрюмов. - 2-е изд., перераб. и доп. - СПб. : БХВ-Петербург, 2007. - 788 с. - ISBN 978-5-94157-397-4
3. Моделирование микропроцессорных систем на базе программируемых логических интегральных схем с использованием Verilog HDL и САПР Quartus II : Учеб. пособие по курсу "Микропроцессорные средства и системы" / Д.Н. Беклемишев, А.Н. Орлов, М.Г. Попов, А.А. Кудров; Министерство образования и науки РФ, Национальный исследовательский университет "МИЭТ"; Под ред. А.Л. Переверзева. - М. : МИЭТ, 2014. - 100 с. - Имеется электронная версия издания. - ISBN 978-5-7256-0760-4

7. ПЕРЕЧЕНЬ ПРОФЕССИОНАЛЬНЫХ БАЗ ДАННЫХ, ИНФОРМАЦИОННЫХ СПРАВОЧНЫХ СИСТЕМ

1. IEEE/IET Electronic Library (IEL) [Электронный ресурс] = IEEE Xplore : Электронная библиотека. - USA ; UK, 1998-. - URL: <https://ieeexplore.ieee.org/Xplore/home.jsp> (дата обращения : 28.10.2020). - Режим доступа: из локальной сети НИУ МИЭТ в рамках проекта «Национальная подписка»
2. Лань : Электронно-библиотечная система Издательства Лань. - СПб., 2011-. - URL: <https://e.lanbook.com> (дата обращения: 28.10.2020). - Режим доступа: для авторизованных пользователей МИЭТ
3. Юрайт : Электронно-библиотечная система : образовательная платформа. - Москва, 2013 - . - URL: <https://urait.ru/> (дата обращения : 05.11.2020); Режим доступа: для авторизованных пользователей МИЭТ.

8. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

В ходе реализации дисциплины используется **смешанное обучение**, в основе которого лежит интеграция технологий традиционного и электронного освоения компетенций, в частности за счет использования таких инструментов как видеолекции, онлайн тестирование, взаимодействие со студентами в электронной образовательной среде.

Освоение образовательной программы обеспечивается ресурсами электронной информационно-образовательной среды ОРИОКС.

Для взаимодействия студентов с преподавателем используются сервисы обратной связи: раздел ОРИОКС «Домашние задания», электронная почта, сервисы видеоконференцсвязи и социальные сети.

В процессе обучения при проведении занятий и для самостоятельной работы используются **внутренние электронные ресурсы** в формах тестирования в ОРИОКС и MOODLe.

При проведении занятий и для самостоятельной работы используются **внешние электронные ресурсы** в формах электронных компонентов видео-сервисов:

Вводная лекция – <https://www.youtube.com/watch?v=Xtc7NkQUgPe>

Лекция о основных концепциях и используемых инструментах – <https://www.youtube.com/watch?v=oEsrCdao9w>

Лекция про цифровую арифметику и арифметико-логические устройства – <https://www.youtube.com/watch?v=eXW6Q4jPkmQ>

Лекция про строение стандартных ячеек памяти, конечные автоматы и программируемое устройство – <https://www.youtube.com/watch?v=Ca32opNonyw>

Лекция про архитектуру системы команд RISC-V её особенностях ассемблере – <https://www.youtube.com/watch?v=wMhUfqiBj5M>

Лекция про особенности программирования под архитектуру системы команд RISC-V – <https://www.youtube.com/watch?v=y1mNFvm8OZY>

Лекция про синтез процессора с однократной микроархитектурой с архитектурой RISC-V – <https://www.youtube.com/watch?v=JlNvkVwDsVs>

Лекция про синтез процессора с многотактной микроархитектурой и устройства с микропрограммным управлением – <https://www.youtube.com/watch?v=xHefXrFNI0M>

Лекция про синтез конвейерного процессора с архитектурой RISC-V и сравнение разных микроархитектур – <https://www.youtube.com/watch?v=NmWBUrUmI3E>

Лекция, на которой классифицируются существующие архитектуры процессоров – <https://www.youtube.com/watch?v=EtuyBaWLPZQ>

Лекция про виды и способы реализации подсистем прерывания – <https://www.youtube.com/watch?v=JgSapmtTfwA>

9. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Наименование учебных аудиторий и помещений для самостоятельной работы	Оснащенность учебных аудиторий и помещений для самостоятельной работы	Перечень программного обеспечения
Учебная аудитория	Компьютер с мультимедийным оборудованием	Win pro от 7, Microsoft Office Professional Plus или Open Office, браузер (Firefox, Google Chrome); Acrobat reader DC
Лаборатория прототипирования и тестирования ИУС	Компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в ОРИОКС; Учебные стенды DE-1 Altera.	Программное обеспечение Altera QuartusII 13.0 Model Sim-Altera Visual Studio Code
Помещение для самостоятельной работы	Компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду МИЭТ	Win pro от 7, Microsoft Office Professional Plus или Open Office, браузер (Firefox, Google Chrome); Acrobat reader DC

10. ФОНДЫ ОЦЕНОЧНЫХ СРЕДСТВ ДЛЯ ПРОВЕРКИ ФОРМИРОВАННОСТИ КОМПЕТЕНЦИЙ/ПОДКОМПЕТЕНЦИЙ

ФОС по подкомпетенции ПК-1.МПСиС «Способен строить вычислительные структуры и моделировать их работу».

Фонд оценочных средств представлен отдельным документом и размещен в составе УМК дисциплины электронной информационной образовательной среды ОРИОКС// URL: [URL:https://orioks.miet.ru/](https://orioks.miet.ru/)

11. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ

11.1. Особенности организации процесса обучения

В настоящем курсе «Микропроцессорные средства и системы» материал представлен четырьмя модулями.

Материалы модулей инкапсулированы друг в друга, то есть, для изучения второго модуля, предварительно необходимо изучить первый, для изучения третьего – второй, для четвертого – третий. Теоретические занятия по модулям 1 – 3 закрепляются при проведении лабораторных работ. Для получения допуска к экзамену необходимо выполнить все лабораторные работы.

Фактическим результатом каждой проделанной лабораторной работы будет код, написанный на языке VerilogHDL. Обучающийся в будущем будет создавать сложные системы, описываемые тысячами строк кода. Для того чтобы в них легко было ориентироваться, допускать меньше ошибок и быстро отлаживаться, необходимо соблюдать стиль написания кода. Студент должен придерживаться любого стиля написания кода, но он должен быть единым во всех работах. В случаях полной функциональной работоспособности, но при отсутствии строго отформатированного кода оценка может быть снижена.

В процессе выполнения работы преподаватель помогает студентам, отвечая на их вопросы. Прежде, чем обратиться за помощью преподавателя, рекомендуется предварительно сформировать собственное мнение по интересующему вопросу, и, при необходимости, корректировать его, выслушав советы преподавателя. Не допускается завершать лабораторную работу досрочно, если не выполнены все задания и не получены необходимые результаты. Подтверждением работоспособности любой лабораторной работы является либо временная диаграмма, либо код программы, запускаемый на разработанном устройстве.

Защита лабораторной работы проходит либо в свободное от вопросов время на текущей или следующей лабораторной работе, либо во время консультаций. Защита состоит из демонстрации работы устройства, то есть временной диаграммы, либо запуска подготовленной программы. Студент рассказывает о ходе проделанной работе, после чего с преподавателем ведется беседа, в процессе которой последний узнает о возможных путях решения задачи, выборе подходов к реализации. Также задаются вопросы, которые могут не ограничиваться только материалом защищаемой работы, но и распространяться на лекционный материал для закрепления теоретических знаний. Преподаватель может предложить модифицировать или доработать отдельные элементы устройства с целью улучшения, либо с целью проверки усвоенного материала. При неудовлетворительной подготовке студента защита лабораторной работы откладывается на другой день. «Доучивание» и повторная защита отложенной работы на текущем занятии не допускается.

Для успешного прохождения всех контрольных мероприятий настоятельно рекомендуется конспектировать все лекции, даже если они даются в формате видеолекций. По всем вопросам, рассматриваемым на лекциях, можно дополнительно обратиться на консультации по расписанию. Так как порядок выполнения лабораторных работ является строгим, то при отсутствии на лабораторном занятии выполнить план можно либо самостоятельно дома, либо на консультациях между лабораторными работами.

Для закрепления полученных знаний и в качестве практической составляющей подготовки студентов, ими выполняются самостоятельные индивидуальные задания. Индивидуальные задания могут проходить как аудиторно (в аудитория для самостоятельной подготовки) так и дома, они включают в себя использование практических навыков при расчете данных, полученных на лабораторных работах, но без помощи преподавателя и выполняются каждым студентом индивидуально.

По завершению обучения проводится представление результатов выполнения индивидуального задания, оно может проводиться как на лабораторных работах, так и дистанционно (путем общения с преподавателем по средствам электронной связи).

Критерием оценки индивидуальных заданий является совокупность данных, реализованных и продемонстрированных в каждом конкретном случае.

Полученные знания на лекциях, а также на лабораторных работах, используются студентами при выполнении индивидуального задания, а так же при написании выпускных квалификационных работ. Опыт, полученный студентами при выполнении лабораторных работ, несомненно, пригодится при работе по специальности.

11.2. Система контроля и оценивания

Для оценки успеваемости студентов по дисциплине используется накопительная балльная система.

Баллами оцениваются: выполнение каждого контрольного мероприятия в семестре (в сумме 70 баллов) и сдача дифференцированного зачета (30 баллов).

По сумме баллов выставляется итоговая оценка по предмету. Структура и график контрольных мероприятий доступен в ОРИОКС// URL: <http://orioks.miet.ru/>.

РАЗРАБОТЧИКИ:

Директор Института МПСУ, д.т.н.

Старший преподаватель Института МПСУ

 /А.Л. Переверзев/
 /М.Г. Попов/

Рабочая программа дисциплины «Микропроцессорные средства и системы» по направлению подготовки 11.03.03 «Конструирование и технология электронных средств», направленности (профиля) «Изделия микросистемной техники» разработана в Институте МПСУ и утверждена на заседании УС Института МПСУ «30» сентября 2020 года, протокол № 1

Директор Института МПСУ

 /А.Л. Переверзев/

ЛИСТ СОГЛАСОВАНИЯ

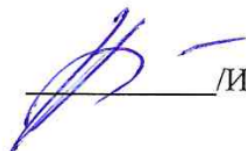
Рабочая программа согласована с Институтом нано- и микросистемной техники

Директор Института НМСТ

 /С.П. Тимошенко/

Рабочая программа согласована с Центром подготовки к аккредитации и независимой оценки качества

Начальник АНОК

 /И.М. Никулина /

Рабочая программа согласована с библиотекой МИЭТ

/Директор библиотеки

 /Т.П. Филиппова /